

Esercitazione del 23/03/2006

- 1) **Addizionatore Half Adder (senza riporto in ingresso):**
- 2) **Addizionatore Full Adder (con riporto in ingresso):**
- 3) **Sommatore ad n bit (senza riporto in ingresso)**
- 4) **Sommatore ad n bit (con riporto in ingresso)**
- 5) **Sommatori veloci: Unità Carry Look-Ahead**
- 6) **Moltiplicazioni binarie**
 - a. $1001_2 * 110_2 = ?_2$
 - b. $101_2 * 1101_2 = ?_2$
 - c. $11101_2 * 1011_2 = ?_2$
 - d. $10111_2 * 111_2 = ?_2$
- 7) **Sottrattori ad n bit**
- 8) **Problema dell'overflow**
- 9) **ALU: Arithmetic Logic Unit. Un esempio a 4 bit**