

Cognome e nome dello studente:

Matricola:

1) [4] Codificare in IEEE754 in singola precisione il numero +111,5. Quale coppia di numeri codificati consecutivamente in IEEE754 dista esattamente 1 unità? Perché? Qual è la risoluzione della codifica in virgola mobile, in virgola fissa e della codifica intera? Perché?

2) [8] Costruire una macchina di Huffman che implementa la macchina a stati finiti capace di riconoscere la stringa “HO “ in un testo. Si noti che le 2 lettere “HO” devono essere necessariamente seguite da uno spazio ma non necessariamente precedute da uno spazio (possono essere precedute da un qualsiasi carattere). La macchina parte ad analizzare il testo dalla stringa vuota: “”. E’ possibile calcolare complessità e cammino critico? Che tipo di bistabili devono essere utilizzati? Quali altri bistabili conoscete? Quali sono le loro caratteristiche?

3) [5] Data la seguente tabella della verità:

| a b c | y1 | y2 |
|-------|----|----|
| 000 | 0 | 1 |
| 001 | 1 | 0 |
| 010 | 0 | X |
| 011 | 1 | X |
| 100 | 1 | X |
| 101 | 1 | 1 |
| 110 | 0 | 1 |
| 111 | 1 | X |

Scrivere le funzioni y1 e y2 in forma canonica. Semplificare le forme canoniche ottenute per ottenere una forma semplificata a complessità minima. A quale valore devono essere impostate le uscite indifferenti? Implementare le funzioni y1 e y2 con una PLA e con una ROM. Quali requisiti devono avere? Quale implementazione è più conveniente?

4) [5] Realizzare un sommatore a 3 bit utilizzando esclusivamente porte NAND. Qual è il principio su cui si basa il sommatore ad anticipazione di riporto?

5) [3] Calcolare in complemento a 2, su 8 bit, la seguente operazione scritta in notazione decimale: 9 - 10. Può una sottrazione generare overflow? Perché?

6) [3] Dato un latch sincrono di tipo D la cui uscita è Q = 0 e l’ingresso è D= 0. Cosa succede quando D va a 1? Quanto tempo viene richiesto per la eventuale commutazione, supponendo che il tempo di commutazione di una porta logica a due ingressi sia 0,1 ps. Definire di quali tempi occorre tenere conto per dimensionare il clock di un’architettura. Scrivere la tabella di eccitazione di questo latch.

7) [1] Descrivere alcuni degli sviluppi più importanti nella storia delle Architetture.

8) [6] Costruire una ALU che implementi le operazioni di: XOR, OR, Somma intera, Sottrazione intera, SetOnLessThan, su dati codificati su **3 bit**. Si utilizzino porte logiche. Nel caso dell’operazione di SetOnLessThan si vuole che l’uscita sia uguale a 110 quando il test risulta vero e 101 quando il test risulta falso. Calcolare il cammino critico e la complessità del circuito. Suggerimento: costruire blocchi semplici mediante porte logiche, con cui costruire il circuito finale.