

Cognome e nome dello studente:

Matricola:

1. [2] Definire cos'è una ISA. Due PC di modello diverso possono avere la stessa ISA? Sullo stesso PC possono co-esistere due ISA diverse? Perché? Definire il formato Big e Little endian.
2. [4] Convertire in binario nel formato IEEE754 il numero decimale: -127,25. Riuscite a convertire anche i numeri: -127,5 e -127,3? Cosa potete affermare? Qual'è la proprietà caratteristica della codifica intera e della codifica in virgola mobile? Cosa si intende per numero de-normalizzato? Qual'è la condizione necessaria e sufficiente perchè la conversione di un numero in virgola mobile in binario sia esatta? Perché è necessario codificare un numero?
3. [10] Progettare ed implementare una macchina a stati finiti che lanci un allarme quando viene rilevata la stringa: " OK " all'interno di una stringa di caratteri alfanumerici letti uno alla volta. La stringa "OK" **deve essere separata** dalle parole precedenti e seguenti da uno spazio, occorre quindi riconoscere la stringa: "OK ". Considerate come possibili ingressi i caratteri: " ", "O", "K" e "Altro". Rappresentare la funzione stato prossimo di **una** delle variabili di stato sia come SOP che come POS. Quale delle due forme è più conveniente e perchè? Implementare la stessa funzione mediante PLA e mediante ROM. Quali specifiche occorre dare per ciascuno dei due casi? Cosa si intende per SOP e POS e cosa sono mintermini e maxtermini? Descrivere quali circuiti combinatori e quali circuiti sequenziali compongono la macchina e con quali dispositivi elementari (porte logiche, bistabili) possono essere costruiti.
4. [3] Cosa si intende per firmware, hardware e software? Scrivere un algoritmo firmware di moltiplicazione e un algoritmo firmware di divisione per numeri interi a 4 bit.
5. [3] Disegnare uno schema circuitale **hardware** che implementi l'algoritmo della moltiplicazione. Definire la complessità ed il cammino critico.
6. [2] Cosa si intende per sommatore a propagazione di riporto? E per sommatore ad anticipatore di riporto? Quali sono vantaggi e svantaggi delle due configurazioni?
7. [1] Quali elementi occorre tenere conto per dimensionare il clock di un'architettura?
8. [2] Disegnare un latch sincrono di tipo D e la sua tabella di transizione. In che relazione è un latch di tipo D con una macchina a stati finiti?
9. [4] Disegnare una ALU a 4 bit che implementi le seguenti operazioni:
 - Somma
 - Sottrazione
 - Moltiplicazione
 - ORSecondo voi è una ALU efficiente? Perché?
10. [3] Disegnare il circuito di controllo della ALU e spiegare perchè sono utilizzati due livelli e qual'è il ruolo di ciascun livello.
11. [1] Disegnare il ciclo di esecuzione di un'istruzione. Quando l'architettura "capisce" di che istruzione si tratta? Tutte le istruzioni passano attraverso tutte le fasi? Perché?